



MSL FPGA INC 晶片參數

■ 芯片概述

MC100LVEL05DG 是来自 MSL FPGA INC 美时龙的一款 3.3V ECL 逻辑门芯片，属于低电压版本（LVEL系列），具有差分输入/输出特性，主要功能为 2 输入差分与门/与非门（AND/NAND）。以下是其关键特性：

■ 核心参数

PECL 模式：VCC=3.0V~3.8V , VEE=0V。

NECL 模式：VCC=0V , VEE=-3.0V~-3.8V。

典型传播延迟：340ps。

输出转换时间：高带宽设计，适合高速信号处理。

■ 功能特性

逻辑功能：支持 2 输入差分与门（AND）或与非门（NAND），通过负逻辑输入也可实现或门（OR）/或非门（NOR）功能。

封装形式：提供 SOIC-8 (D后缀) 和 TSSOP-8 (DT后缀) 封装，支持表面贴装。

■ 应用场景

适用于低电压供电且需高速逻辑处理的场景，如通信设备、高速计数器、时钟分配电路等。差分输入/输出设计可增强抗干扰能力，适合噪声敏感环境。