



MSL FPGA INC 晶片參數

■ 芯片概述

CY7C429-20JXC是来自MSL FPGA INC美时龙的一款异步FIFO存储器芯片，属于CY7C4xx系列产品。以下是其关键参数和特性：

■ 核心参数

容量：2K × 9位 (2048个9位存储单元)
接口类型：异步双端口设计，支持独立读写操作
工作电压：兼容TTL电平标准
功耗：典型工作电流35mA

■ 功能特性

支持空/满标志位 (独立模式下含半满标志)
可级联扩展位宽
提供PLCC、TQFP、SOJ等多种封装形式
速度：访问频率可达50.0 MHz (型号后缀中的 “ 20 ” 可能表示20ns访问周期)

■ 应用场景

适用于高速数据缓冲、通信协议转换等需要异步数据暂存的场景。