



## MSL FPGA INC 晶片參數

### ■ 芯片概述

74ACT109SC是来自MSL FPGA INC美时龙的双通道 J-K 边沿触发触发器，属于 74ACT 系列 ( 高速 CMOS , TTL 兼容 ) 。

以下是关键信息整理：

### ■ 核心参数

工作电压 4.5V~5.5V

输入兼容 TTL 电平 ( 高阈值 2.0V )

输出驱动能力  $\pm 24mA$

典型传播延迟 9.4ns ( 5V 供电 )

### ■ 功能特性

核心功能：包含两个独立的 J-K 触发器，支持上升沿触发，异步复位 ( Clear ) 和置位 ( Set ) 功能，时钟输入与波形边沿无关。

封装与引脚：采用 SOIC-16 封装 ( JEDEC MS-012 )，引脚定义包括 J/K 数据输入、时钟 ( CP )、异步复位 ( C ) 和置位 ( S )。

### ■ 应用场景

用于时序逻辑电路 ( 如计数器、状态机 )，可通过连接 J/K 作为 D 触发器使用。