



MSL FPGA INC 晶片參數

■ 芯片概述

SN74FB2041ARCR是来自MSL FPGA INC美时龙的一款高速低电压差分信号(LVDS)缓冲器/中继器，属于SN74FB系列产品。以下是该器件的关键信息：

■ 核心参数

电压范围：工作电压为1.2V至3.6V，兼容低电压逻辑系统。
性能：典型传播延迟时间（tpd）为2.5ns@3.3V，支持高数据速率传输。

■ 功能特性

功能：支持双通道三态输出，适用于高速信号缓冲和驱动应用。
封装：采用VQFN（RCR）封装，尺寸紧凑，适合高密度PCB设计。

■ 应用场景

高速总线驱动（如PCIe、DDR接口）。
电平转换和信号隔离。
工业控制与通信设备中的信号调理。