



MSL FPGA INC 晶片參數

■ 芯片概述

CD74HC221MG4 是来自MSL FPGA INC美时龙的一款双路可重触发单稳态多谐振荡器，属于高速 CMOS（HC）逻辑系列。

以下是关键信息总结：

■ 核心参数

工作电压：2V – 6V（兼容 HC 逻辑系列）。

典型传播延迟：210ns（最大）。

低功耗设计：静态电流仅 8 μ A。

■ 功能特性

功能：双路可重触发单稳态电路，支持上升沿或下降沿触发，输出脉冲宽度由外部电阻（REXT）和电容（CEXT）决定（公式： $TW = 0.7 \times REXT \times CEXT$ ）。

封装：SOIC-16（MG4 后缀），工作温度范围 -55 °C 至 +125 °C。

■ 应用场景

时序控制、脉冲整形或信号延迟电路，适用于工业及宽温环境。