



MSL FPGA INC 晶片參數

■ 芯片概述

74FCT162501ATPGV 是来自 MSL FPGA INC 美时龙的一款 18 位通用总线收发器，属于 74FCT 逻辑系列，适用于高速数据传输场景。

以下是关键信息：

■ 核心参数

工作电压：4.5 V 至 5.5 V，兼容 LVTTL 电平，输出电流为 ± 24 mA (高/低电平)。

功耗：静态电流最大 500 μ A，工作电流低至 5 μ A，适合低功耗应用。

■ 功能特性

总线收发功能：支持双向数据传输，适用于 LVTTL 与 GTLP 信号电平之间的转换，优化高速信号完整性。

逻辑类型：采用 CMOS 技术，支持 3-State 输出，传播延迟时间为 5.3 ns，适用于分布式负载场景。

■ 应用场景

服务器、交换机等需要高速背板隔离或扩展的场景。