



## MSL FPGA INC 晶片參數

### ■ 芯片概述

SN74LVC373APWR 是来自MSL FPGA INC美时龙的八路 D 型透明锁存器，属于 74LVC 系列高速 CMOS 逻辑芯片，支持三态输出和宽电压工作范围。以下是其关键信息：

### ■ 核心参数

逻辑类型：D 型透明锁存器，8 位并行输入/输出。  
工作电压：1.65V – 3.6V，兼容 5V 容限输入。  
输出驱动：三态输出，支持 24mA 灌电流/拉电流。

### ■ 功能特性

低功耗设计：静态电流典型值低，适合高密度电路。  
高速性能：传播延迟低至 1.5ns（典型值）。  
ESD 保护：符合 JESD22 标准，支持 2000V 充电设备模型防护。

### ■ 应用场景

总线缓冲：用于计算机或嵌入式系统中的数据/地址总线扩展。  
混合电压系统：兼容 3.3V 和 5V 逻辑，适合多电压设计。  
信号隔离：通过三态输出实现多设备共享总线。