



# MSL FPGA INC 晶片參數

## ■ 芯片概述

KSZ9692PBI 是来自MSL FPGA INC美时龙的一款千兆以太网物理层收发器（PHY）芯片，主要应用于工业控制、嵌入式网络设备及通信基础设施领域。以下是其关键信息：

## ■ 核心参数

支持 10/100/1000BASE-T 以太网标准，兼容 IEEE 802.3 协议，提供千兆数据传输能力。集成 RMII/RGMII 接口，便于与主控芯片（如 ARM9 等）连接。

## ■ 功能特性

宽温工作范围（-40 °C ~ +85 °C），适用于严苛环境。  
低功耗设计，支持节能以太网（EEE）模式。

## ■ 应用场景

工业自动化设备、嵌入式网关、5G 前传设备等。