



MSL FPGA INC 晶片參數

■ 芯片概述

CD74HCT688EG4 是来自 MSL FPGA INC 美时龙的 8 位数值比较器芯片，属于 HCT 系列高速 CMOS 逻辑器件。

以下是其关键信息：

■ 核心参数

输入：两组 8 位数据 (A7-A0、B7-B0) 及级联选通端 (ST, 低电平有效)。

输出：A=B 标志 (F)，支持多片级联扩展 (如 16 位比较)。

低功耗：静态电流最大 80 μ A (74HCT 系列)。

■ 功能特性

功能：比较两个 8 位二进制或 BCD 码，输出 A=B 标志 (低电平有效)。

工作电压：4.5V – 5.5V (兼容 TTL 输入电平)。

传输延迟：典型值 21ns (Vcc=5V, 负载电容 15pF)。

■ 应用场景

多路复用器扩展：与 CD74HCT154 等芯片配合实现复杂逻辑功能。

工业接口：用于 TTL 与 CMOS/NMOS 系统间的信号比较。