



## MSL FPGAs INC 晶片參數

### ■ 芯片概述

SN74ABT16601DLR 是来自MSL FPGAs INC美时龙的 18 位通用总线收发器，属于 ABT 逻辑系列，适用于高速数据传输场景。  
以下是关键信息：

### ■ 核心参数

工作电压：4.5 V 至 5.5 V，支持总线保持功能，无需外部上拉电阻。  
保护特性：ESD 防护符合 JESD 22 标准，抗门锁性能超过 500 mA。

### ■ 功能特性

总线收发功能：支持双向数据传输，兼容 5 V 工作电压，输出电流  $\pm 32$  mA（高电平）/64 mA（低电平），适用于高密度电路设计。  
逻辑类型：采用 BiCMOS 技术，支持透明、锁存、时钟或使能模式，传播延迟低至 4.5 ns（典型值）。

### ■ 应用场景

服务器背板隔离、存储器地址驱动及高速总线扩展。