



MSL FPGA INC 晶片參數

■ 芯片概述

MLX81113KLW-BBB-000-RE 是来自 MSL FPGA INC 美时龙的一款 LIN 总线收发器芯片，主要用于汽车电子和工业控制领域。

以下是其关键信息总结：

■ 核心参数

通信协议：支持 LIN 2.x/1.x 总线标准，兼容 LIN 2.2 规范。

工作电压：4.5V – 18V 宽电压范围，适应汽车电源环境。

■ 功能特性

保护特性：集成过压保护、短路保护和热关断功能，增强系统可靠性。

性能：适用于 GPU/CPU 节点与存储、交换机间的连接，优化大规模并行计算场景。

■ 应用场景

汽车电子：车窗控制、座椅调节、车灯管理等 LIN 总线节点。

工业控制：传感器接口、小型设备通信等低速率网络场景。