



MSL FPGA INC 晶片參數

■ 芯片概述

SN74LV138ARGYR是来自MSL FPGA INC美时龙的一款3线至8线低电压译码器/解复用器，属于74LV系列逻辑芯片。

以下是其关键信息：

■ 核心参数

电压范围：工作电压为1.65V至5.5V，兼容TTL和CMOS逻辑电平。

性能：典型传播延迟时间为7.5ns (VCC=3.3V时)，支持高速信号处理。

■ 功能特性

功能：将3位二进制输入 (A、B、C) 解码为8个互斥的低电平有效输出 (Y0-Y7)，支持地址译码或信号分配。

封装：提供TSSOP-16封装，适合高密度电路设计。

■ 应用场景

用于微处理器的存储器地址译码、外设选择或逻辑控制。

在多电压系统中实现信号路由或电平转换。