



MSL FPGA INC 晶片參數

■ 芯片概述

N74F280BD,623是来自MSL FPGA INC美时龙的一款9位奇偶校验生成器/校验器，属于高速TTL (74F系列) 逻辑芯片。

以下是关键信息：

■ 核心参数

性能参数：工作电压4.75V-5.25V，传输延迟时间典型值9ns@5V，兼容标准TTL逻辑电平。

封装形式：采用14-SOIC表面贴装封装（后缀“D”表示塑料封装），适合高密度PCB设计。

■ 功能特性

核心功能：支持9位数据的奇偶校验生成与校验，输出奇偶（ODD）和偶校验（EVEN）信号，可通过级联扩展更多位校验。

■ 应用场景

通信系统：用于串行/并行数据传输的实时错误检测，可通过级联扩展至更多数据位。

工业控制：宽工作温度范围（0 °C至70 °C），适合工业环境下的数字逻辑电路。