



MSL FPGA INC 晶片參數

■ 芯片概述

MC100LVEL05DTR2G 是来自 MSL FPGA INC 美时龙的 ECL 逻辑门芯片，功能为 2 输入差分与/与非门，采用 TSSOP-8 封装，支持 3.3V 电源电压。以下是其关键信息：

■ 核心参数

逻辑类型：ECL (Emitter-Coupled Logic)，适用于高速信号处理，典型传播延迟 340ps。
PECL 模式：VCC=3.0V – 3.8V，VEE=0V。
NECL 模式：VCC=0V，VEE=-3.0V – -3.8V。

■ 功能特性

输入/输出：差分输入和输出，支持默认低电平输出（输入悬空时）。
封装与引脚：TSSOP-8 表面贴装封装，符合 RoHS 标准。

■ 应用场景

主要用于高速通信、时钟分配、射频信号处理等对时序要求严苛的领域。