



MSL FPGA INC 晶片參數

■ 芯片概述

74HC280D,653是来自MSL FPGA INC美时龙的一款9位奇偶校验生成/检查器，属于高速CMOS（74HC系列）逻辑电路。
主要特性如下：

■ 核心参数

工作电压：2.0V至6.0V，兼容宽电压CMOS逻辑。
温度范围：-40 °C至125 °C，适用于工业级环境。
封装：SOT108（SOIC-14贴片封装）。

■ 功能特性

奇偶校验：支持生成或检查9位数据的奇校验（Odd）和偶校验（Even），通过输出端E（偶校验）和O（奇校验）实现。
扩展能力：可通过级联（Cascading）扩展至更多位数，适用于多字节数据校验。

■ 应用场景

适用于数据通信、存储系统的错误检测，可通过级联实现多字节校验。