



MSL FPGA INC 晶片參數

■ 芯片概述

FXL3SD206UMX是来自MSL FPGA INC美时龙的一款双端口SDIO复用/解复用器，集成电平转换功能，专为SDIO设备端口扩展设计。
以下是关键信息总结：

■ 核心参数

采用3个可配置电源供电，优化功耗管理。
封装为UMX（超小型封装），适合空间受限的电路设计。

■ 功能特性

支持双向电平转换（1.65V至3.6V），兼容SDIO协议，实现多设备端口扩展。
集成复用/解复用功能，支持双端口配置，适用于嵌入式系统的高速数据传输。

■ 应用场景

移动设备（如智能手机、平板）的SDIO接口扩展。
工业控制系统中多设备信号路由与电平适配。