



MSL FPGA INC 晶片參數

■ 芯片概述

SN74F280BDR是来自MSL FPGA INC美时龙的一款9位奇偶校验生成/检查器芯片，属于F系列高速逻辑器件。以下是其关键信息：

■ 核心参数

工作电压：标准TTL逻辑电平，兼容5V系统。
温度范围SN74F280BDR：0 ° C至70 ° C（商用级）。
军用级SN54F280B：-55 ° C至125 ° C。

■ 功能特性

奇偶校验类型：支持生成或检查9位数据的奇校验（Odd）和偶校验（Even）。
扩展能力：可通过级联（Cascading）扩展至更多位数，适用于复杂系统设计。

■ 应用场景

适用于数据通信、存储系统的错误检测，可通过级联实现多字节校验。