



MSL FPGA INC 晶片參數

■ 芯片概述

74HCT85DB,112 是来自MSL FPGA INC美时龙的一款四位数值比较器芯片，属于 74HCT 系列逻辑器件。

以下是其关键信息：

■ 核心参数

工作电压：4.5V – 5.5V，兼容 TTL 电平输入。
输入电流：典型值 $1.0\mu A$ ，具有高噪声抗扰度。
输出驱动能力：可驱动 10 个 LSTTL 负载，
输出直接兼容 CMOS、NMOS 和 TTL 逻辑。

■ 功能特性

该器件为四位二进制数值比较器，支持逐位比较两个四位二进制数（A0-A3 与 B0-B3），输出结果包括 $A=B$ 、 $A<B$ 和 $A>B$ 三种状态。
通过级联扩展可实现更多位数的比较，高位比较结果需通过级联输入（ $A=B$ 、 $A<B$ 、 $A>B$ ）传递至低位。

■ 应用场景

适用于电信基础设施、工业控制系统及测试设备中的数值比较需求。
典型应用包括地址解码、数据校验及状态监测电路。