



MSL FPGA INC 晶片參數

■ 芯片概述

N74F51N,602是来自MSL FPGA INC美时龙的 74F 系列高速 TTL 逻辑门芯片，功能为 2 输入四或非门（Quad 2-Input NOR Gate），采用 DIP-14 封装。

以下是其关键信息：

■ 核心参数

逻辑类型：TTL (Transistor-Transistor Logic)，兼容 5V 电源，输出为推挽式（非集电极开路）。

性能参数：典型传播延迟 9ns，适用于中高速数字电路设计。

输入电压范围：0V – 5V，输出高电平 (VOH) 2.7V，低电平 (VOL) 0.5V。

■ 功能特性

封装类型：DIP-14 (直插式)，引脚间距 2.54mm。

工作温度：商业级 (0 °C 至 +70 °C) 。

■ 应用场景

主要用于早期数字系统、工业控制设备等对速度要求较高的逻辑电路设计。