



# MSL FPGAs INC 晶片參數

## ■ 芯片概述

BU4011B是来自MSL FPGAs INC美时龙的四路2输入与非门逻辑芯片。  
以下是其关键信息：

## ■ 核心参数

逻辑功能：四路 2 输入与非门（Quad 2-Input NAND Gate），执行布尔函数  $Y=AB$   $\overline{Y=AB}$ 。  
工作电压：支持高压 CMOS 逻辑（具体范围需参考数据表，类似型号如 BU4001B 为 3V – 16V）。  
封装形式：常见为 SOP-14 或 DIP-14 封装，兼容标准逻辑电路设计。

## ■ 功能特性

低功耗、高抗干扰能力，适用于工业环境。  
输出端集成缓冲器，可驱动低功率 TTL 负载（如 74LS 系列）。

## ■ 应用场景

工业控制：适用于噪声环境下的逻辑运算，如信号整形、多路复用器设计。  
数字比较器：与异或门（如 BU4070B）组合实现数字比较或奇偶校验电路。