



MSL FPGAs INC 晶片參數

■ 芯片概述

74LV00PW,112是来自MSL FPGAs INC美时龙的四路 2 输入与非门逻辑芯片。
以下是其关键信息：

■ 核心参数

逻辑功能：四路 2 输入与非门（Quad 2-Input NAND Gate），
支持低电压 CMOS 逻辑（LV 系列）。
工作电压：1.0V – 5.5V，兼容 3.3V 和 5V 系统设计。

■ 功能特性

典型传播延迟时间（ t_{pd} ）为 9.7ns（ $V_{DD}=3.3V$ ， $V_{DD}=3.3V$ ， $C_L=50pF$ ， $C_L=50pF$ ）。
静态电流低至 2 μA ，适合低功耗应用。

■ 应用场景

数字逻辑电路：用于信号组合、总线控制等。
嵌入式系统：在微控制器接口中实现逻辑扩展。