



MSL FPGA INC 晶片參數

■ 芯片概述

MC14569BDWG 是来自MSL FPGA INC美时龙的一款可编程分频器芯片，属于双4位二进制/BCD下计数器系列。
以下是关键信息整理：

■ 核心参数

工作电压范围3V-18V。
最高工作频率可达20MHz。

■ 功能特性

支持可编程分频功能（Divide-by-N）。
双通道4位二进制/BCD减计数器。

■ 应用场景

频率合成器中的分频模块。
数字时钟电路中的计数器。
需要可编程分频功能的数字系统。