



MSL FPGA INC 晶片參數

■ 芯片概述

CD74HCT688ME4是来自MSL FPGA INC美时龙的 8 位高速 CMOS 逻辑比较器，属于 74HCT 系列 (TTL 兼容)。

以下是关键信息整理：

■ 核心参数

工作电压 4.5V~5.5V

输入兼容 TTL 电平 (高电平阈值 2.0V)

典型传播延迟 35ns (5V 供电)

静态电流 80 μ A

■ 功能特性

核心功能：支持两个 8 位二进制或 BCD 码的并行比较，

输出 $A < B$ 、 $A = B$ 、 $A > B$ 三种逻辑状态，可通过级联扩展至更多位数。

封装与温度：提供 SOIC-20 封装，工业级温度范围 (-40 °C~+85 °C)。

■ 应用场景

用于数字电路中的算术比较、数据排序或优先级判断，
支持级联实现更高位比较。