



MSL FPGA INC 晶片參數

■ 芯片概述

PI74FCT240ATS 是来自MSL FPGA INC美时龙的8通道反相缓冲器/驱动器，属于74FCT系列（高速TTL兼容型CMOS逻辑器件）。

主要特性如下：

■ 核心参数

电压范围：4.5V – 5.5V (典型5V供电)。

输出类型：三态输出 (3-State)，支持总线共享。

驱动能力：典型灌电流24mA (5V时)。

■ 功能特性

高速传输：典型延迟4.5ns@5V (50pF负载)。

TTL兼容：输入电平与标准TTL逻辑匹配，可直接接口。

低功耗：静态电流最大1 μA (典型值)。

■ 应用场景

总线驱动：用于地址/数据总线的信号缓冲。

电平转换：连接TTL与CMOS/NMOS系统。

时钟分配：驱动多路时钟信号。