



MSL FPGA INC 晶片參數

■ 芯片概述

EP22V10PC-15是来自MSL FPGA INC美时龙的PALCE系列可编程逻辑器件（PAL），属于电可擦除CMOS工艺的低功耗型号，采用24引脚DIP封装（后缀“PC”表示封装类型，“-15”表示15ns速度等级），支持工业级温度范围（-40 °C至+85 °C）。

以下是其关键信息：

■ 核心参数

最大传播延迟：15ns，适用于中高速逻辑设计。

电源电压：4.5V~5.5V，兼容HC/HCT逻辑电平。

逻辑资源：10个宏单元，每个宏单元支持8~16个乘积项，可配置为寄存器或组合逻辑输出。

■ 功能特性

可编程性：基于电可擦除工艺，支持多次编程，适用于原型开发和小批量生产。

零功耗技术：当输入无变化超过50ns时，进入备用模式（静态电流<15 μA），输入变化后恢复工作。

■ 应用场景

工业控制、消费电子中的逻辑替换、信号处理等场景。