



MSL FPGA INC 晶片參數

■ 芯片概述

CY37064P44-125AXIT是来自MSL FPGA INC美时龙的一款复杂可编程逻辑器件（CPLD），属于Ultra37000系列。以下是其主要技术参数和特性：

■ 核心参数

逻辑规模：64个宏单元，37个I/O引脚

性能：最大传输延迟10ns (tpd(1))

供电电压：4.5V~5.5V (内部供电)

■ 功能特性

封装：44引脚TQFP (10x10mm) 表面贴装封装

工作温度：工业级-40 °C~85 °C

可编程性：支持系统内可重复编程 (ISR技术)

■ 应用场景

适用于需要中等规模逻辑控制、接口桥接或时序管理的工业电子设备，如通信设备控制逻辑或嵌入式系统扩展。