



MSL FPGA INC 晶片參數

■ 芯片概述

74LVC2245APW,112 是来自MSL FPGA INC美时龙的一款 8 位双向总线收发器芯片，属于 74LVC 系列逻辑器件，支持 3.3V 工作电压和 5V 耐压 I/O。以下是其关键信息：

■ 核心参数

工作电压：2.7V – 3.6V，输入/输出兼容 5V 信号（5V 耐压）。
低静态功耗（典型值 0.4 μ W）和高速传输（延迟时间 <5ns）。

■ 功能特性

8 位双向总线收发器，支持三态输出，通过使能端（OE）控制数据传输方向。
采用 TSSOP-20 贴片封装，适合高密度电路设计。

■ 应用场景

用于总线驱动、电平转换或隔离，常见于通信设备、工业控制及嵌入式系统。