



## MSL FPGA INC 晶片參數

### ■ 芯片概述

CD40193BE是来自MSL FPGA INC美时龙的一款CMOS可预置4位二进制加减计数器/分频器芯片，采用DIP-16封装。其主要特性包括：

### ■ 核心参数

工作电压范围：3V至15V宽电压供电。  
典型工作电流：低功耗设计，适合电池供电应用。  
封装形式：DIP-16直插封装。

### ■ 功能特性

计数模式：支持二进制加减计数，通过UP/DOWN控制端切换计数方向。  
预置功能：可通过并行数据输入端口预设计数值。  
时钟同步：在时钟信号上升沿触发计数操作。  
级联扩展：提供进位/借位输出端，支持多芯片级联扩展。

### ■ 应用场景

频率分频器电路设计。  
红外/超声波遥控系统中的计数器。  
工业控制系统的时序发生器。