



MSL FPGAs INC 晶片參數

■ 芯片概述

74ACTQ74SJ 是来自MSL FPGAs INC美时龙的一款双路 D 型正边沿触发器，属于 ACT逻辑系列，具有高速、低功耗和 TTL 兼容特性。以下是关键信息整理：

■ 核心参数

工作电压：4.5V~5.5V，输入兼容 TTL 电平（5.5V 耐压）
传输延迟：典型值 8.5ns（5V 时）

■ 功能特性

功能：双路 D 触发器，支持异步清零（CLR）和预置（PRESET），正边沿触发。
温度范围：工业级（-40 °C~+85 °C）

■ 应用场景

数据同步、时序控制、总线缓冲。