



MSL FPGA INC 晶片參數

■ 芯片概述

AM25S10DC是来自MSL FPGA INC美时龙的一款四总线收发器，采用DIP封装，适用于高速数据传输场景。
以下是关键信息整理：

■ 核心参数

电压范围：支持2V – 7V宽电压工作，兼容多种逻辑系统。
温度范围：工业级（-10 °C至+80 °C或-10 °C至+100 °C，不同批次略有差异）。

■ 功能特性

高速性能：基于肖特基二极管钳位技术，典型传输延迟低至12ns。
驱动能力：集电极开路输出，可吸收100mA电流，适用于总线共享场景。
兼容性：与AMD AM26S10/11系列引脚兼容，支持反相/非反相配置。

■ 应用场景

工业控制：PLC系统、电机驱动及机器人控制。
楼宇自动化：照明控制、安防系统及智能家居设备。
汽车电子：适用于车载信息娱乐系统及BMS（电池管理系统）的电源转换模块。