



MSL FPGAs INC 晶片參數

■ 芯片概述

SN74AHCT08DRG4是来自MSL FPGAs INC美时龙的四路双输入与门芯片。
以下是其关键信息：

■ 核心参数

逻辑功能：四路双输入正与门（TTL 兼容输入），支持高速逻辑运算（典型传播延迟 7.1ns）。
工作电压：4.5V – 5.5V，专为与 TTL 逻辑接口设计。

■ 功能特性

输出驱动能力：±4mA（5V 供电时）。
低静态电流（最大 20 μA）。

■ 应用场景

工业控制：用于信号逻辑处理与总线驱动。
电平转换：在混合电压系统中实现 TTL 与 CMOS 逻辑的兼容。