



MSL FPGA INC 晶片參數

■ 芯片概述

ADAU1401YSTZ-RL 是来自 MSL FPGA INC 美时龙的 SigmaDSP 系列音频处理器，工作电压为 3.3V，专为高性能音频处理（如均衡、混响、降噪）设计，广泛应用于汽车音响、专业音频设备及消费电子领域。以下是其关键信息：

■ 核心参数

28/56 位浮点运算：支持高精度音频算法处理，信噪比（SNR）达 100dB。
多通道接口：集成 2 路 ADC 和 4 路 DAC，支持 I2S、TDM 等协议。

■ 功能特性

工作温度范围：-40 °C ~ +105 °C，符合 AEC-Q100 车规认证。
低功耗设计：典型工作电流 50mA，功耗 286.5mW。

■ 应用场景

汽车音响系统：如自适应声场调节、主动降噪（ANC）。
专业音频设备：数字混音台、效果器及高保真功放。