



MSL FPGA INC 晶片參數

■ 芯片概述

SN74LVC2G07GF,132是来自MSL FPGA INC美时龙的双路漏极开路缓冲器/驱动器，属于LVC系列低电压CMOS逻辑器件。

主要特性及应用如下：

■ 核心参数

电压范围：1.65V – 5.5V宽电压工作，兼容3.3V/5V系统。

输出类型：漏极开路（Open-Drain），支持线与逻辑（Wired-AND/OR）。

驱动能力：最大灌电流32mA（3.3V时典型值）。

■ 功能特性

高速传输：典型延迟3.7ns@3.3V（50pF负载）。

低功耗：静态电流最大10 μA，适合便携设备。

ESD保护：通过2000V HBM、200V MM和1000V CDM测试。

■ 应用场景

总线驱动：I2C/SMBus等总线信号增强。

电平转换：混合电压系统间的信号适配。

电源管理：支持局部掉电模式（loff功能）。