



MSL FPGA INC 晶片參數

■ 芯片概述

CD74HC85M96E4 是来自 MSL FPGA INC 美时龙的 4 位数值比较器芯片，属于高速 CMOS (HC) 逻辑系列。

以下是其关键信息：

■ 核心参数

输入：两组 4 位数据 (A3-A0、B3-B0) 及级联选通端 (A<B、A>B 输出可级联扩展)。

输出：三态比较结果 (A<B、A=B、A>B)，支持多片级联实现更高位数比较。

低功耗：静态电流最大 80 μ A (74HC 系列)。

■ 功能特性

功能：比较两个 4 位二进制或 BCD 码，输出 A<B、A=B、A>B 标志。

封装：SOIC-16 (M96E4 后缀表示环保型表面贴装封装)。

工作电压：2V – 6V (宽电压范围，兼容 CMOS 和 TTL 输入)。

传输延迟：典型值 15ns (Vcc=5V，负载电容 15pF)。

■ 应用场景

多路复用器扩展：与 CD74HC4514 等芯片配合实现复杂逻辑功能。

工业接口：用于 CMOS 与 TTL/NMOS 系统间的信号比较。