



MSL FPGA INC 晶片參數

■ 芯片概述

74HCT280PWJ是来自MSL FPGA INC美时龙的一款9位奇偶校验生成/检查器，属于高速CMOS (HCT系列) 逻辑电路，与74HC280功能类似但兼容TTL电平。以下是关键信息：

■ 核心参数

工作电压：4.5V至5.5V，典型功耗低。
温度范围：-40 °C至125 °C，工业级适用。

■ 功能特性

功能：支持9位数据的奇偶校验生成与检查，输出端E（偶校验）和O（奇校验）。
兼容性：输入兼容TTL电平（5V），输出为CMOS电平，适合混合逻辑系统设计。

■ 应用场景

适用于数据通信、存储系统的错误检测，可通过级联扩展至更多位数。