



MSL FPGA INC 晶片參數

■ 芯片概述

SN74AUC16374DGRG4 是来自 MSL FPGA INC 美时龙的 16 位 D 型边沿触发器，属于 AUC 系列低电压逻辑器件，专为高速、低功耗设计优化。

以下是关键信息：

■ 核心参数

逻辑功能：16 位 D 型触发器（上升沿触发），支持三态输出。
工作电压：0.8V – 2.7V，输入兼容 5.5V 电压，适合多电压系统接口。
性能指标：典型传播延迟 1.7ns，支持高速数据同步。

■ 功能特性

宽电压兼容性：输入可耐受 5.5V，避免电平转换需求。
低功耗设计：静态电流极低，适合便携设备。
总线驱动能力：三态输出可直接连接总线，简化电路设计。

■ 应用场景

高速数据暂存与寄存器设计。
混合电压系统间的信号缓冲与驱动。
微处理器接口电路（如锁存 A/D 转换数据）。