



MSL FPGA INC 晶片參數

■ 芯片概述

74AC280SC是来自MSL FPGA INC美时龙的一款9位奇偶校验生成器/校验器，属于高速CMOS（AC系列）逻辑芯片。
以下是其关键信息：

■ 核心参数

性能参数：工作电压2.0V-5.5V，传输延迟时间典型值7.8ns@5V，静态功耗低至1 μ A，兼容TTL逻辑电平。
封装形式：采用14-SOIC表面贴装封装（小外形集成电路），适合高密度PCB设计。

■ 功能特性

核心功能：支持9位数据的奇偶校验生成与校验，输出奇偶（ODD）和偶校验（EVEN）信号，适用于数据错误检测场景。

■ 应用场景

通信系统：用于串行/并行数据传输的实时错误校验，可通过级联扩展更多位校验。
工业控制：抗干扰能力强（输入噪声容限28%VCC），适合噪声环境下的数字逻辑电路。