



MSL FPGA INC 晶片參數

■ 芯片概述

SN74LS259BDR是来自MSL FPGA INC美时龙的8位可寻址锁存器，属于74LS系列高速低功耗肖特基TTL逻辑电路，采用SOIC-16封装。以下是关键信息：

■ 核心参数

性能：工作电压5V，典型传输延迟时间约9ns，驱动能力较强，兼容TTL逻辑电平。
封装：SOIC-16（表面贴装），工作温度范围0 °C至70 °C。

■ 功能特性

功能：支持8位并行数据存储，具备串并转换能力，可作为1-of-8译码器或解复用器使用。
通过控制清除（CLR）和使能（G）输入，支持四种工作模式（可寻址锁存、存储器、译码/解复用、清除）。

■ 应用场景

主要用于数字系统的通用存储，如寄存器、串行保持寄存器、高电平译码器或解复用器。
在微处理器系统中可驱动八段显示器，通过串行方式逐段点亮，降低电路成本。