



MSL FPGAs INC 晶片參數

■ 芯片概述

LC4032ZC-35M56C是来自MSL FPGAs INC美时龙的复杂可编程逻辑器件（CPLD），采用TQFP-56封装，支持3.3V供电，适用于中高密度逻辑设计场景。以下是其关键信息：

■ 核心参数

逻辑资源：32个宏单元（Macrocell），32个可编程I/O引脚，最大工作频率267 MHz，传播延迟7.5 ns。
供电：3.3V电源电压，工业级温度范围（-40 ~ +85 ）。
存储与I/O：Flash存储类型，支持SMD/SMT安装，兼容高速逻辑接口设计。

■ 功能特性

低功耗设计：1.8V~3.3V宽电压支持，适合便携式设备。
高可靠性：工业级温度范围，适用于严苛环境。
灵活配置：支持在线编程（ISP），便于调试与升级。

■ 应用场景

通信设备：用于协议转换或接口桥接。
工业控制：作为协处理器管理逻辑任务。
消费电子：适配高集成度设计需求。