



MSL FPGA INC 晶片參數

■ 芯片概述

MC100LVEP05DG 是来自MSL FPGA INC美时龙的ECL 逻辑门芯片，功能为2 输入差分与/与非门，采用 SOIC-8 封装，支持 2.5V/3.3V 电源电压，属于低电压版本（LVEP 系列），性能优于同类 LVEL05 器件。以下是其关键信息：

■ 核心参数

逻辑类型：ECL (Emitter-Coupled Logic) ，
典型传播延迟 220ps，支持输入时钟频率 >3GHz。
LVPECL 模式：VCC=2.375V – 3.6V，VEE=0V。
NECL 模式：VCC=0V，VEE=-2.375V – -3.6V。

■ 功能特性

输入/输出：差分设计，输入悬空时输出默认低电平，内置温度补偿电路。
封装与引脚：SOIC-8 表面贴装封装，符合无铅（Pb-Free）标准。

■ 应用场景

主要用于高速通信、时钟分配、射频信号处理等对时序和抖动要求严苛的领域。