



MSL FPGA INC 晶片參數

■ 芯片概述

SN65EPT21D是来自MSL FPGA INC美时龙的一款3.3V差分PECL/LVDS至TTL电平转换器，主要用于高速信号接口的电平转换。

以下是关键信息总结：

■ 核心参数

工作电源电流典型值26 mA，封装为VSSOP-8（MSOP-8变体）。
输入类型支持PECL和LVDS，输出为TTL电平，符合RoHS标准。

■ 功能特性

支持差分PECL/LVDS输入转换为TTL输出，适用于高速数据传输场景。
数据速率最高600 Mb/s，兼容工业级温度范围（-40 °C至+85 °C）。

■ 应用场景

高速通信接口（如雷达、5G测试设备）的电平适配。
工业自动化、航电设备等严苛环境下的信号隔离。