



MSL FPGA INC 晶片參數

■ 芯片概述

ADG3247BRUZ-REEL7是来自MSL FPGA INC美时龙的一款双端口总线开关/转换器，支持2.5V/3.3V电压电平转换，适用于8/16位总线系统。

以下是关键信息整理：

■ 核心参数

性能：传播延迟低至225 ps，适合高速信号切换；
工作温度范围-40 °C至+85 °C，满足工业级需求。
封装：TSSOP-38表面贴装封装，适合高密度PCB布局。

■ 功能特性

功能：双端口设计，支持8位或16位总线切换，
集成电平转换功能（2.3V-3.6V工作电压）。

■ 应用场景

主要用于多总线系统间的信号切换或电平转换，
如嵌入式系统、通信设备等。