



MSL FPGA INC 晶片參數

■ 芯片概述

TNETV2685FIBZUTA7 是来自MSL FPGA INC美时龙的数字媒体处理器，属于 TNETV2685 系列。以下是关键信息：

■ 核心参数

架构：固定点DSP，集成Host接口、I2C、McASP、PCI、SPI、UART等多种通信接口。

性能：主频720MHz，内置64kB ROM和576kB片上RAM，支持高实时性运算。

功耗：核心电压1.20V，I/O电压1.8V/3.3V，工作温度范围-40 °C至90 °C (TC)。

■ 功能特性

多接口支持：集成PCI、SPI等工业标准接口，便于系统扩展。

高集成度：单芯片集成存储与外设，减少外围电路复杂度。

实时处理能力：720MHz主频结合DSP架构，适用于实时信号处理任务。

■ 应用场景

视频处理：支持高清编解码，适用于安防监控、机顶盒等视频处理场景。

工业控制：高实时性适合马达驱动、故障检测（如电弧检测准确率99%）。

通信设备：多接口设计可应用于基站、路由器等通信基础设施。