



MSL FPGA INC 晶片參數

■ 芯片概述

SY10ELT22ZC 是来自 MSL FPGA INC 美时龙的一款差分 PECL 至 TTL 信号转换器，属于 SY10/100ELT21 系列的衍生型号。

以下是其关键信息：

■ 核心参数

典型传播延迟为 2.5ns，适合高速信号处理场景。

采用 8 引脚 SOIC 封装，具有低功耗、低偏移 (low skew) 特性，节省空间且成本较低。

仅需 +5V 和地 (GND) 供电，简化电源设计。

提供 VBB 参考电压输出，支持单端或交流耦合接口，需搭配 0.01 μF 电容滤波。

■ 功能特性

功能与接口：支持单通道差分 PECL (Positive ECL) 到 TTL 信号转换，适用于时钟或数据信号的跨电平传输。

输入兼容 PECL 10H 逻辑电平与 100ELT21 的 100K 逻辑电平区分)。

■ 应用场景

高速通信系统：如服务器、交换机中的时钟信号转换。

嵌入式设备：需将 ECL 信号转换为 TTL 逻辑的电路设计。