



# MSL FPGA INC 晶片參數

## ■ 芯片概述

74HC85DB,118是来自MSL FPGA INC美时龙的一款4位数值比较器芯片，属于74HC/HCT系列高速硅栅CMOS器件，与低功耗肖特基TTL（LSTTL）引脚兼容。

以下是其主要特性：

## ■ 核心参数

工作电压：2V至6V，兼容CMOS和TTL逻辑电平。

输出能力：标准输出驱动，可直接连接后续电路。

功耗：典型静态电流低，适合低功耗应用。

## ■ 功能特性

4位二进制数比较：支持A(3:0)和B(3:0)两路4位数据的逐位比较，输出大于（ $F_{geq}$ ）、小于（ $F_{leq}$ ）、等于（ $F_{eq}$ ）信号。

级联扩展：通过 $I_{geq}$ 、 $I_{leq}$ 、 $I_{eq}$ 输入端口支持多片级联，可扩展为8位、16位等更高位数的比较器。

## ■ 应用场景

数字系统设计：用于CPU、DSP等处理器中的数值比较模块。

Verilog实现：可通过硬件描述语言（如Verilog）模拟其功能，实现自定义比较逻辑。