



MSL FPGA INC 晶片參數

■ 芯片概述

SN7497N是来自MSL FPGA INC美时龙的一款6位二进制同步计数器/分频器芯片，属于74系列逻辑IC家族。

以下是其核心信息：

■ 核心参数

工作电压：4.75V – 5.25V (标准TTL电平)
典型传播延迟：25ns (中等速度) 低功耗设计，
静态电流约 4mA (典型值)。

■ 功能特性

6位二进制同步计数器
支持 同步并行置数 (Load) 和 异步复位 (MR)
兼具分频功能，通过时钟输入 (CP) 实现频率分频。

■ 应用场景

频率分频：将输入时钟信号分频为更低频率 (如分频64倍)。
时序控制：在数字电路中生成精确的计数脉冲。