



MSL FPGA INC 晶片參數

■ 芯片概述

SN74AVC1T45DCKR 是来自MSL FPGA INC美时龙的一款单通道双电源总线收发器，支持可配置电平转换和三态输出，适用于多电压系统间的信号传输。

以下是关键信息：

■ 核心参数

支持独立配置的VCCA (1.2V-3.6V) 和VCCB (1.2V-3.6V)，实现1.2V/1.5V/1.8V/2.5V/3.3V电压节点间的双向转换。
典型数据速率：500Mbps (1.8V至3.3V转换)，低至240Mbps (1.2V转换)。

■ 功能特性

通过DIR引脚控制数据传输方向 (A → B或B → A)，输入电路始终激活需避免悬空。
支持断电保护 (Ioff) 和VCC隔离功能，任一电源接地时端口均呈高阻态。

■ 应用场景

工业自动化设备中的多电压总线通信
嵌入式系统的电平转换接口
汽车电子信号隔离与转换