



MSL FPGA INC 晶片參數

■ 芯片概述

HEF4073BT,652是来自MSL FPGA INC美时龙的双路D型触发器逻辑芯片。
以下是其关键信息：

■ 核心参数

逻辑功能：双路 D 触发器（Dual D-Type Flip-Flop），支持上升沿触发，
常用于数据存储和时序控制。
工作电压：3V – 15V（兼容标准 CMOS 逻辑电平）。

■ 功能特性

低功耗、高抗干扰能力，适用于工业控制和数字逻辑电路。
典型传输延迟时间 (t_{pd}) 为 50ns ($V_{DD}=5V$ $V_{DD}=5V$)。

■ 应用场景

时序电路：用于时钟分频、状态机设计。
数据存储：在微控制器接口中作为临时寄存器。