



MSL FPGA INC 晶片參數

■ 芯片概述

GAL20V8B-25QJ 是来自MSL FPGA INC美时龙的可编程逻辑器件（GAL），属于通用阵列逻辑（GAL）系列，适用于工业控制、通信接口等场景。以下是其关键信息：

■ 核心参数

宏单元数量：20个 输入/输出引脚：8个（具体封装可能影响实际可用I/O数）。
封装类型：PLCC-28（后缀“-25QJ”表示速度等级为25ns）。最大延迟时间：25ns（典型值）。
工作电压：5V ± 10%（工业级温度范围）或5V ± 5%（商业级温度范围）。

■ 功能特性

非易失性存储：基于EEPROM技术，支持电擦除编程，掉电后配置不丢失。
低功耗设计：静态电流低至10mA，支持多种低功耗模式。
兼容性：可替代传统20R8系列PLD及部分24引脚组合逻辑器件。

■ 应用场景

工业控制：用于替代74系列逻辑芯片，实现复杂逻辑功能。
通信接口：协议转换或信号调理电路。