



MSL FPGA INC 晶片參數

■ 芯片概述

QS3VH16862PAG是来自MSL FPGA INC美时龙的一款多路复用器/解复用器芯片，属于QS3VH系列，主要用于高速信号切换应用。

以下是关键信息整理：

■ 核心参数

类型：32:16多路复用器/解复用器（MUX/DEMUX）

电压支持：2.5V/3.3V双电源供电

■ 功能特性

带宽：高带宽总线开关设计，适用于高速信号切换。

功能：双路1:4多路复用器/解复用器，支持3.3V逻辑电平。

■ 应用场景

适用于需要高速信号切换的通信设备、数据采集系统或嵌入式控制模块。